

产品特性

低漂移 0.8ppm/°C (典型值), 1.5ppm/°C (最大值)
 低噪声 1.3ppmV_{p-p} (0.1Hz 至 10Hz)
 初始精度 ±0.03%
 0.1 μF 外部电容
 宽电源电压范围 (9V 至 40V)
 输出电流 +10mA, -8mA
 输入调整率: 15ppm/V
 负载调整率: 5ppm/mA
 提供输出电压选项: 2.048V、2.5V、3V、3.3V、4.096V 和 5V
 温度范围: -55°C 至 125°C

应用

高分辨率数据采集
 仪器仪表与过程控制
 医疗设备
 汽车电池监控

概述

GM7402 是一款深埋齐纳参考电压源, 该器件兼具稳健的工作特性和极低的漂移与低噪声特性。利用先进的曲率补偿, 该基准电压源可实现最大 1.5ppm/°C 的漂移, 以及 ±0.03% 的初始电压准确度。它还提供了 1.3ppmV_{p-p} 的噪声和非常低的温度循环迟滞。

GM7402 缓冲输出支持 10mA 至 -8mA 的输出驱动 (在低输出阻抗条件下) 和精准的负载调节性能, 并且内置了输出短路电流保护。TRIM pin 可用来微调输出电压值。

GM7402 的额定温度范围为 -55°C 至 125°C。该器件采用 8 引脚 MSOP 和 8 引脚 SO 封装。

引脚配置

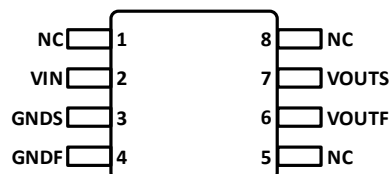


图 1. 8 引脚 MSOP

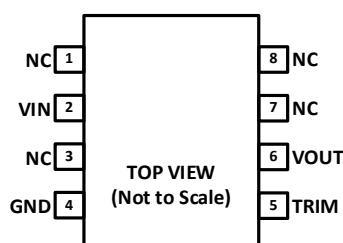


图 2. 8 引脚 SOIC

目录

产品特性	1	工作原理	7
应用	1	输入和输出电容	7
引脚配置	1	输出电压调节.....	7
概述	1	应用信息	8
目录	2	线路和负载调节	8
版本历史	2	旁路电容和负载电容	8
引脚配置	3	启动时间.....	8
绝对最大额定值	4	灌电流压差	8
热阻	4	外形尺寸	10
电气特性	5	订购指南	12
典型性能参数.....	6		

版本历史

- 8/24—PrA
- 初稿
- 6/25—PrB
- 更新产品特性和电气特性
- 8/25—PrC
- 更新电气特性

引脚配置

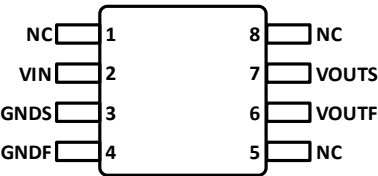


图 3. MSOP-8 引脚配置(顶视图)

表 1 功能

引脚号	引脚名	描述
1, 5, 8	NC	无内部连接。实际应用中浮空或者接至地。
2	VIN	电源输入。
3	$\overline{\text{SHDN}}$	地检测连接。将该引脚直接连至负载端的地连接。
4	GNDF	地。
6	VOUTF	参考电压输出。
7	VOUTS	参考电压输出检测连接。将该引脚直接连至负载端输入电压处。

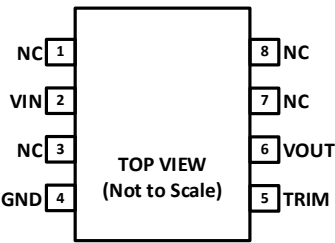


图 4. SOIC-8 引脚配置(顶视图)

表 2 功能

引脚号	引脚名	描述
1, 3, 7, 8	NC	无内部连接。实际应用中浮空。
2	V _{IN}	电源输入。
4	GND	地。
5	TRIM	输出电压微调。
6	V _{OUT}	参考电压输出。

绝对最大额定值

表 3:

参数	额定值
输入电压	+45 V
存储温度范围	-65°C to +150°C
工作温度	
SOIC 和 MSOP	-55°C to +125°C
结温	-65°C to +150°C
引脚温度, 焊接 60 秒	300°C

注意，超出上述最大额定值可能会导致产品永久性损坏。产品正常工作范围不应超出技术规范章节中所示的规格。长期在超出最大额定值条件下工作会影响产品的可靠性。

热阻

θ_{JA} 针对最差条件，即器件焊接在电路板上以实现表贴封装。

表 4:

封装类型	θ_{JA}	θ_{JC}	单位
8 引脚 MSOP	210	45	°C/W
8 引脚 SOIC	130	43	°C/W

电气特性

除非另有说明， $V_{IN} = \text{MAX}(V_{OUT} + 1V, 9V)$ ， $I_{OUT}=0mA$ ， $T_J = -55^{\circ}C$ 至 $+125^{\circ}C$ （对于最小值/最大值规格）， $T_A=25^{\circ}C$ （对于典型规格）。

表 5:

Parameter	Symbol	Test Conditions/Comments	Min	Typ	Max	Unit
输出电压精度	V_O		-0.03		+0.03	%
温度系数	TCV_O					
Grade A		$-40^{\circ}C < T_A < +125^{\circ}C$		0.8	1.5	ppm/ $^{\circ}C$
Grade B		$-40^{\circ}C < T_A < +125^{\circ}C$		1.5	3	
Grade M				0.8	1.5	
线调整率	$\Delta V_O / \Delta V_{IN}$	$V_{IN} = 9.0 V \text{ to } 50 V, -40^{\circ}C < T_A < +125^{\circ}C$		5	20	ppm/V
		$V_{IN} = 9.0 V \text{ to } 50 V, -55^{\circ}C < T_A < +125^{\circ}C$		5	30	ppm/V
负载调整率	$\Delta V_O / \Delta I_{LOAD}$	$I_{LOAD} = 0 mA \text{ to } 10 mA, -40^{\circ}C < T_A < +125^{\circ}C, V_{IN} = 10.0 V$		5	20	ppm/mA
		$I_{LOAD} = 0 mA \text{ to } 10 mA, -55^{\circ}C < T_A < +125^{\circ}C, V_{IN} = 10.0 V$		5	30	ppm/mA
静态电流	I_{IN}	空载, $-55^{\circ}C < T_A < +125^{\circ}C$		1.1		mA
出电压噪声	$e_{N \text{ p-p}}$	0.1 Hz to 10.0 Hz		1.3		ppm_p-p
输出电压噪声密度	e_N	1 kHz, $V_{OUT} = 2.5V$		90		nV/ $\sqrt{Hz}$
		1 kHz, $V_{OUT} = 5.0V$		167		nV/ $\sqrt{Hz}$
开启建立时间	t_R			800		μs
长期稳定性	ΔV_{OUT_LTD}	1000 小时		30		ppm
输出电压滞回	ΔV_{OUT_HYS}			50		ppm
		$25^{\circ}C < T_A < +125^{\circ}C$		50		ppm
纹波抑制比	PSRR	$f_{IN} = 10 kHz$		-75		dB
短路电流	I_{SC}			30		mA
输出调节范围	ΔV_{TRIM}	POT = 10 k Ω		± 3		%

典型性能参数

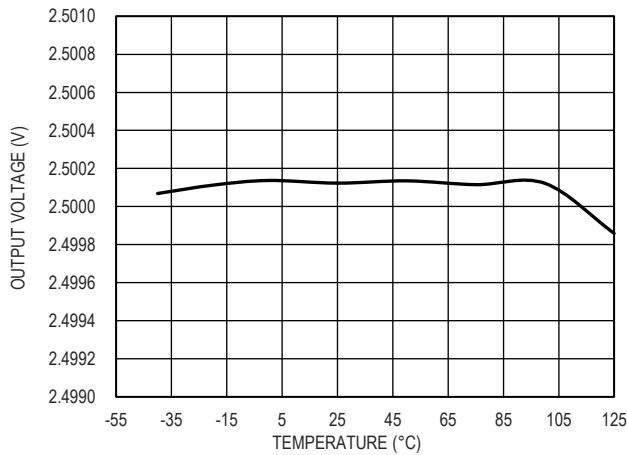


图 5. 2.5V 输出电压和温度的关系

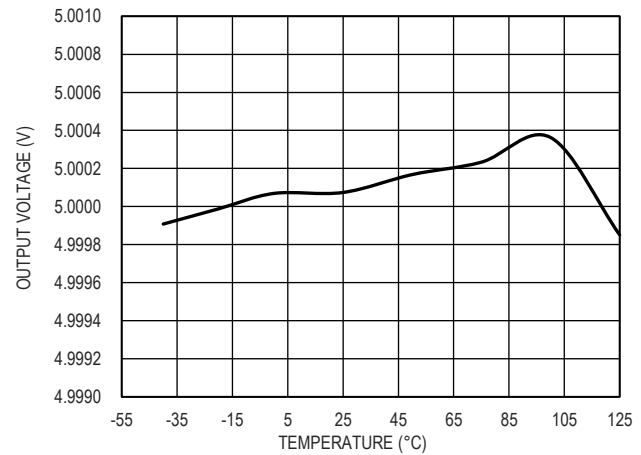


图 6. 5.0V 输出电压和温度的关系

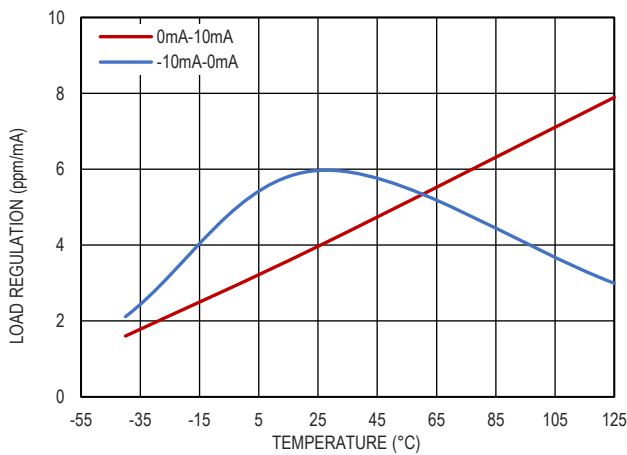


图 7. 负载调整率和温度的关系

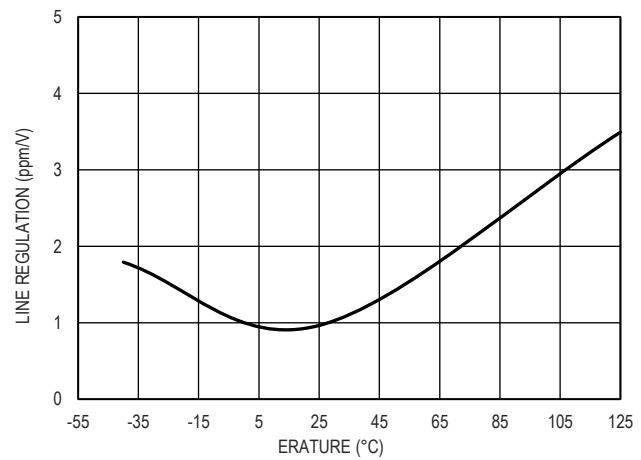


图 8. 输入调整率和温度的关系

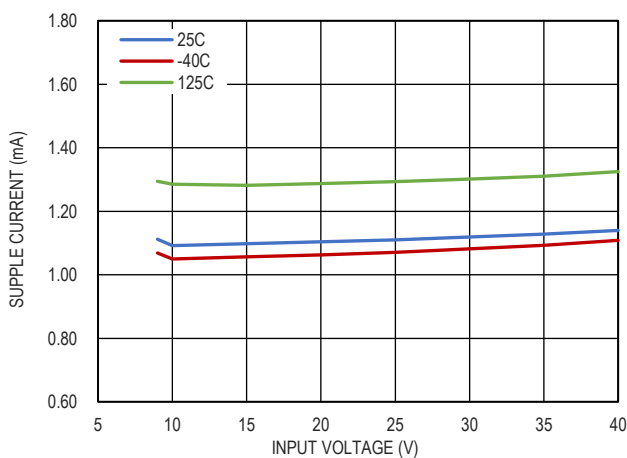
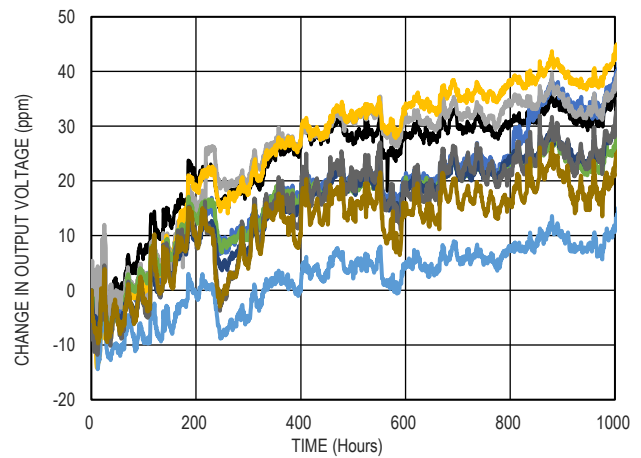
图 9. 输入电流和输入电压的关系, $V_{OUT}=2.5V$ 

图 10. 1000 小时长期漂移

工作原理

GM7402 是高精度、低漂移 2.048V、2.5V、3V、3.3V、4.096V 和 5V 电压参考，可提供多种封装。这些器件是基于深埋齐纳的基准参考电压，该电压随温度几乎保持不变。

通过内部运算放大器和反馈网络， V_{OUT} 可精确设置为 2.048V、2.5V、3V、3.3V、4.096V 和 5V。电阻器的精密微调和其他专有电路技术用于进一步提高器件的初始精度、温度曲线和漂移性能。

输入和输出电容

图 11 为 GM7402 系列参考电压有输入输出电容的应用电路。

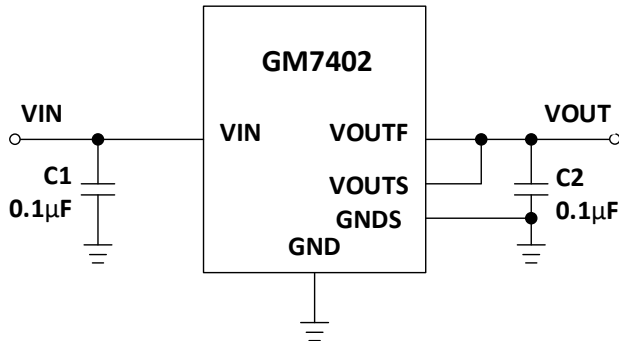


图 11. 有电容的应用电路

虽然 GM7402 系列参考电压被设计为无需任何外部组件就能稳定工作，但仍强烈建议在输出连接 0.1μF 陶瓷电容器，以提高稳定性并过滤掉低电压噪声。可并行添加额外的 1μF 至 10μF 电解、钽或陶瓷电容器，以改善瞬态性能，

响应负载电流的突然变化；但是这样会增加器件的启动时间。1μF 至 10μF 电解、钽或陶瓷电容器也可以连接到输入，以改善电源电压可能波动的应用中的瞬态响应。应并行连接额外的 0.1μF 陶瓷电容器，以减少供电噪音。输入和输出电容器应尽可能靠近器件引脚。

输出电压调节

由于电源和负载条件变化、热迟滞、回流焊或者其他因素，常常可能导致输出电压偏移。GM7402 可以通过 TRIM 引脚向上或向下微调输出电压，从而允许系统设计者微调系统误差。图 12 为输出电压微调电路配置图。

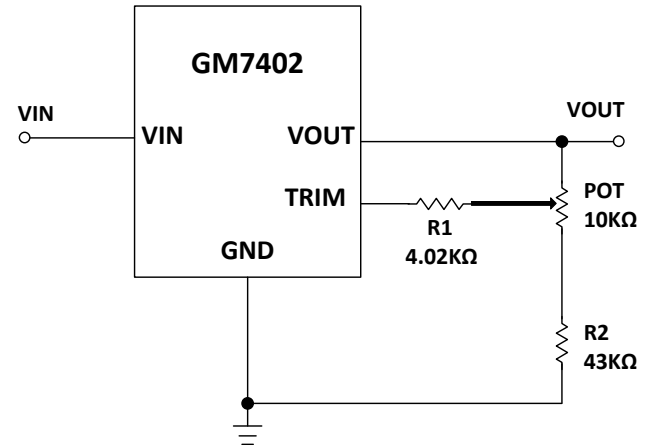


图 12. 输出电压微调电路

输出的调整不会显著影响参考电压本身的温度性能，前提是所使用的电阻器的温度系数较低。

应用信息

线路和负载调节

GM7402 的线路稳压通常远低于 15ppm/V。输入电压的 10V 变化导致典型的输出变化仅为 2ppm，负载调节也小于 5ppm/mA。负载电流 5mA 的变化只会使输出电压变化 25ppm。这些电气特性是用低占空比脉冲测量的。

为了实现优异的负载调节，需要最小化 VOUT 和 GND 线上的 IR 压降。一盎司铜箔印刷电路板有 0.5 mΩ/方块。仅仅增加 1 mΩ 的走线电阻，每通过 1mA，就会引入 1μV 的误差。这将在 2.5V 基准下为负载调节增加 0.4ppm/mA。这些外部产生的误差与 GM7402 的典型负载调节值具有相同的数量级。最大限度地减少导线电阻并为负载使用单独的接地回路将保持出色的负载调节。当输入电流时，接地连接引脚可用作开尔文感应，以改善输出调节。

由于芯片温度变化引起的额外输出变化必须单独考虑。这些额外的影响可以通过以下方式估计：

$$\text{Line_Reg(in ppm)} = (I_{\text{IN}} + I_{\text{OUT}}) \cdot \theta_{\text{JA}} \cdot \text{TC} \cdot V_{\text{IN}}$$

$$\text{Load_Reg(in ppm)} = (V_{\text{IN}} + V_{\text{OUT}}) \cdot \theta_{\text{JA}} \cdot \text{TC} \cdot I_{\text{OUT}}$$

其中电压单位为 V，电流单位为 mA，封装热阻 θ_{JA} 单位为 °C/mW，温度系数 TC 单位为 ppm/°C。例如，典型静态电流 $I_{\text{IN}} = 1.2\text{mA}$ ， $I_{\text{OUT}} = 1\text{mA}$ ， $V_{\text{IN}} - V_{\text{OUT}} = 1\text{V}$ 时，对于 TC 为 1ppm/°C、热阻为 $\theta_{\text{JA}} = 0.2^\circ\text{C/mW}$ 的 MSOP-8 封装，增加的线路调节通常为 0.66ppm/V，增加的负载调节通常为 0.5ppm/mA。

旁路电容和负载电容

GM7402 电压基准要求将 0.1μF 或更大的输入电容放置在靠近部件的位置，以提高电源抑制。具有大串联电感的长输入导线会对大负载瞬态产生振铃响应。

输出需要在 GM7402 附近放置 1μF 或更高的电容。频率稳定性、启动时间和建立行为直接受到输出电容的值和类型的影响。与输出电容串联的等效电阻 (ESR) 会在输出缓冲传递函数中引入一个零点，并可能导致不稳定。建议将 ESR 保持在 0.5Ω 以下，以保持足够的相位裕度。电容和 ESR 都与频率有关。在较高的频率下，电容下降，ESR 增加。为了保证 100kHz 以上的稳定性，输出电容也必须具有 100kHz 以上的合适特性。以下介绍具有合适性能的电容器。

对于需要大输出电容器的应用，与钽电容器并联的低 ESR 陶瓷电容器可提供最佳阻尼响应。例如，ESR 较大的 47μF 钽电容器与 ESR 小于 0.5Ω 的 10μF 陶瓷电容器并联可以改善瞬态响应并增加相位裕度。

要额外考虑 X7R 型等陶瓷电容器的使用。这些电容器体积小，值合适，在很宽的温度范围内相对稳定。然而，对于低噪声要求，X7R 电容器可能不合适，因为它们可能会表现出压电效应。机械振动会导致陶瓷电介质中的电荷位移，由此产生的扰动会以噪声的形式出现。

对于噪声非常低的应用，应考虑薄膜电容器，因为它们缺乏压电效应。聚酯、聚碳酸酯和聚丙烯等薄膜电容器具有良好的温度稳定性。必须格外小心，因为聚丙烯的温度上限为 85°C 至 105°C。在这些温度以上，通常需要根据制造商的规格降低工作电压。另一种薄膜电容器是聚苯硫醚 (PPS)。这些电容器在很宽的温度范围内工作稳定，并且在 1μF 以上具有较大的电容值。

在电压参考应用中，薄膜电容器的寿命受到温度和外加电压的影响。在高温下，在接近或超过额定电压的情况下，电容器的寿命会因交流纹波或这些因素的组合而降低。大多数电压参考应用仅在瞬态事件期间出现交流纹波。

启动时间

启动时间由短路电流、输出电容和输出电压值决定，如公式：

$$t_{\text{ON}} = V_{\text{OUT}} \cdot \frac{C_{\text{OUT}}}{I_{\text{SC}}}$$

以 2.5V 输出电压为例，具有 1μF 输出电容和典型的 30mA 电流限制，启动时间为：

$$t_{\text{ON}} = 2.5\text{V} \cdot \frac{1\mu\text{F}}{30\text{mA}} = 83\mu\text{s}$$

灌电流压差

GM7402 输出级可以输出和输入等量级的电流。当输出电流时，它充当传统的低差调节装置。当输入电流时，它可以保持输入电压等于、大于或略小于输出电压的稳压输出。灌电流时的压差规格表示为 $V_{\text{IN}} - V_{\text{OUT}}$ 的负电压值，输出电压维持的同时，输入电压低于输出电压 120mV)。这允许并联参考应用，其中输出和输入可以绑在一起，并将电流从输出灌到地。

正或负分流模式操作

除了串联模式操作外，GM7402 还可以在并联模式下操作。在这种模式下，基准线作为双端电路布线，既可以用作正电压基准，也可以用作负电压基准，如图 13 和图 14 所示。

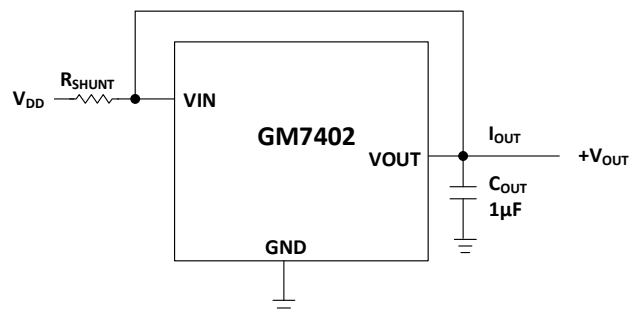


图 13. 正压并联方式

R_{SHUNT} 的选择使用以下公式:

$$\text{其中: } I_{SHUNT_MAX} = 2.5\text{mA} + I_{OUT_MAX}$$

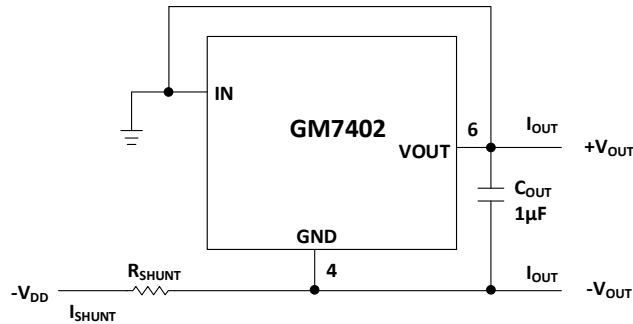


图 14. 负压并联方式

I_{SHUNT} 电流必须运行在 2.5mA 以上, 才能获得与串联模式操作相同的性能。在并联模式下, I_{OUT_MAX} 小于或等于 8.5mA。为了稳定, 输出需要 1μF 或更高的输出电容。

功耗

GM7402 的功耗取决于 V_{IN} 、负载电流和封装类型。虽然最高结温为 125°C, 但为了获得最佳性能, 建议尽可能限制结温的变化。

噪声性能及规格

GM7402 为带隙参考提供了非常低的噪声, 在 0.1Hz 至 10Hz 带宽范围内仅为 1.3ppm_{p-p}。系统噪声性能可能由系统设计和物理布局决定。将输入电容和负载电容放置在靠近零件的位置。通过并联几个 GM7402, 可以进一步提高噪声性能。通过这种技术, 噪声降低了 $\sqrt{N}$, 其中 N 是使用的 GM7402 的数量。

热迟滞

热迟滞是对温度循环导致的输出电压变化。GM7402 专有的设计技术最大限度地减少了热迟滞。GM7402 有可能消耗相对较高的功率。以 2.5V 输出为例, 在 GM7402 上施加 40V 输入电压和 5mA 源负载电流的情况下, 功耗为 $P_D = 40V \cdot 1.2\text{mA} + (40V - 2.5V) \cdot 5\text{mA} = 236\text{mW}$, 这会导致 MSOP-8 封装中芯片温度升高 51°C。这可能会使结温提高到 125°C 以上, 并且可能导致每次器件上电时由于热滞后而导致输出偏移。

长期漂移

GM7402 漂移数据是在焊接到 PC 板上的器件上获取的, 类似于实际的应用。然后将电路板放入 $T_A = 35^\circ\text{C}$ 的恒温烘箱中, 定期扫描其输出, 并用 8.5 位数字万用表进行测量。

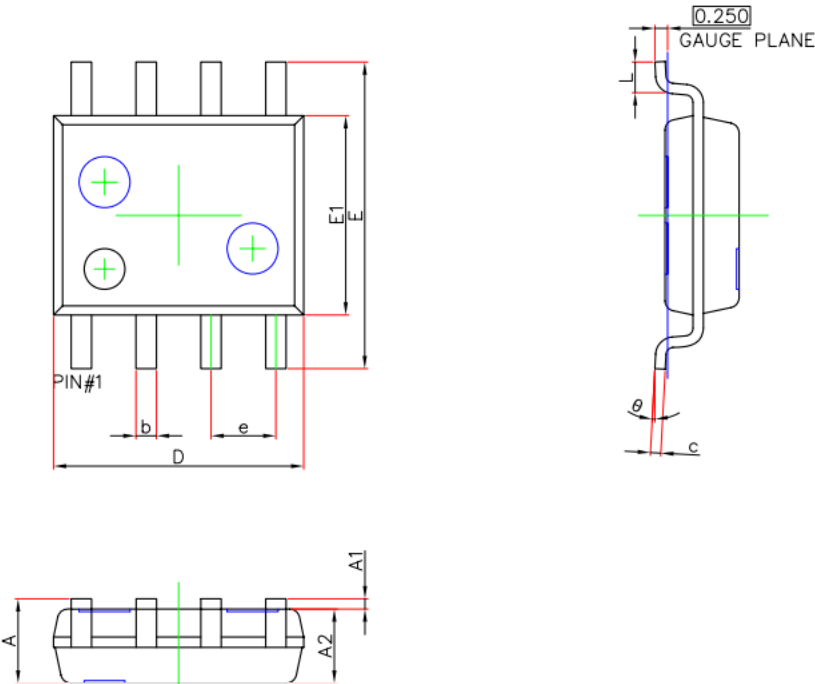
PC 板布局应力

GM7402 输出电压在全温度范围内非常稳定, 误差小于 5ppm/°C。将器件焊接到印刷电路板上所产生的机械应力可能会导致输出电压偏移和器件温度系数发生变化。PCB 板会影响稳定性的各个方面, 包括长期稳定性、热滞性和湿度稳定性。

回流焊偏移

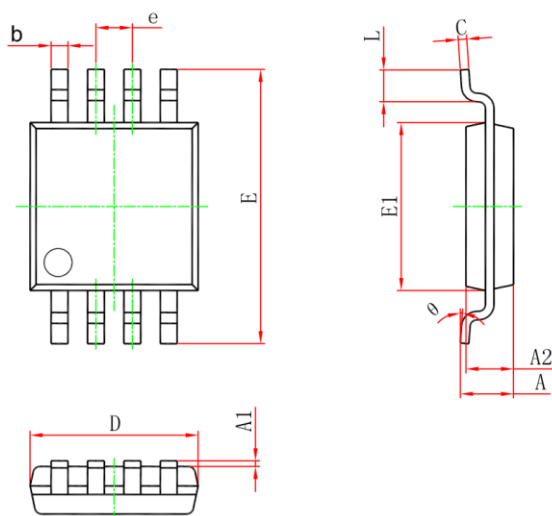
将器件焊接到电路板上的机械应力会导致输出电压偏移。此外, 回流焊或对流焊炉的热量也会导致输出电压发生偏移。构成半导体器件及其封装的材料具有不同的膨胀和收缩系数。在一个部件经历无铅回流曲线的极端高温后, 输出电压会发生位移。在器件膨胀之后, 然后收缩, 器件上的应力会发送变化。这种位变化类似于热迟滞, 但比热迟滞更大。

外形尺寸



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min.	Max.	Min.	Max.
A	1.450	1.750	0.057	0.069
A1	0.100	0.250	0.004	0.010
A2	1.350	1.550	0.053	0.061
b	0.330	0.510	0.013	0.020
c	0.170	0.250	0.007	0.010
D	4.700	5.100	0.185	0.201
E	5.800	6.200	0.228	0.244
E1	3.800	4.000	0.150	0.157
e	1.270(BSC)		0.050(BSC)	
L	0.400	1.270	0.016	0.050
θ	0°	8°	0°	8°

图 15. 8 引脚 SO-8



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	---	1.100	---	0.043
A1	0.020	0.150	0.001	0.006
A2	0.750	0.950	0.030	0.037
b	0.250	0.380	0.010	0.015
c	0.090	0.230	0.004	0.009
D	2.900	3.100	0.114	0.122
e	0.650 (BSC)		0.026 (BSC)	
E	4.750	5.050	0.187	0.199
E1	2.900	3.100	0.114	0.122
L	0.400	0.800	0.016	0.031
θ	0°	6°	0°	6°

图 16.8 引脚 MSOP-8

订购指南

型号	温度范围	封装描述	封装选项
GM7402ARZ-2.048-R7	-40°C 至 +125°C	8 引脚 SO, 2.048V, 1.5 ppm/°C	R-8
GM7402ARZ-2.5-R7	-40°C 至 +125°C	8 引脚 SO, 2.5V, 1.5 ppm/°C	R-8
GM7402ARZ-3-R7	-40°C 至 +125°C	8 引脚 SO, 3V, 1.5 ppm/°C	R-8
GM7402ARZ-3.3-R7	-40°C 至 +125°C	8 引脚 SO, 3.3V, 1.5 ppm/°C	R-8
GM7402ARZ-4.096-R7	-40°C 至 +125°C	8 引脚 SO, 4.096V, 1.5 ppm/°C	R-8
GM7402ARZ-5-R7	-40°C 至 +125°C	8 引脚 SO, 5V, 1.5 ppm/°C	R-8
GM7402BRZ-2.048-R7	-40°C 至 +125°C	8 引脚 SO, 2.048V, 3ppm/°C	R-8
GM7402BRZ-2.5-R7	-40°C 至 +125°C	8 引脚 SO, 2.5V, 3 ppm/°C	R-8
GM7402BRZ-3-R7	-40°C 至 +125°C	8 引脚 SO, 3V, 3 ppm/°C	R-8
GM7402BRZ-3.3-R7	-40°C 至 +125°C	8 引脚 SO, 3.3V, 3 ppm/°C	R-8
GM7402BRZ-4.096-R7	-40°C 至 +125°C	8 引脚 SO, 4.096V, 3 ppm/°C	R-8
GM7402BRZ-5-R7	-40°C 至 +125°C	8 引脚 SO, 5V, 3 ppm/°C	R-8
GM7402MRZ-2.048-R7	-55°C 至 +125°C	8 引脚 SO, 2.048V, 1.5 ppm/°C	R-8
GM7402MRZ-2.5-R7	-55°C 至 +125°C	8 引脚 SO, 2.5V, 1.5 ppm/°C	R-8
GM7402MRZ-3-R7	-55°C 至 +125°C	8 引脚 SO, 3V, 1.5 ppm/°C	R-8
GM7402MRZ-3.3-R7	-55°C 至 +125°C	8 引脚 SO, 3.3V, 1.5 ppm/°C	R-8
GM7402MRZ-4.096-R7	-55°C 至 +125°C	8 引脚 SO, 4.096V, 1.5 ppm/°C	R-8
GM7402MRZ-5-R7	-55°C 至 +125°C	8 引脚 SO, 5V, 1.5 ppm/°C	R-8

Z = RoHS Compliant Part