

产品特性

超低 RMS 噪声: $10\mu\text{V}_{\text{RMS}}$
 输出电流: 500mA
 宽输入电压范围: -2.5V 至 -45V
 输出电压范围: -1.22V 至 -45V + VDO
 固定-5V, -3.3V, -2.5V, -1.8V 输出电压
 $\pm 1\%$ 初始精度
 3 μA 关断电流
 30 μA 静态地电流
 低压差电压: 220mV
 最小输出电容: 2.2 μF (陶瓷)
 限流和过温保护
 6 引脚、8 引脚 DFN、3 引脚 SOT-223 和 5 引脚 SOT-23 封装
 结温范围-55 $^{\circ}\text{C}$ 至+125 $^{\circ}\text{C}$

应用

低噪声放大器
 超低噪声仪表
 电池供电系统
 功放、ADC 和 DAC
 通信和基础设施

概述

GM14021 是一款微功率、低噪声、低压差负调压器。该装置能够提供 500mA 的输出电流，压降为 240mV。低静态电流（30 μA 工作和 3 μA 关机）使 GM14021 成为电池供电应用的最佳选择，并且静态电流在低压差工况下得到了很好的控制。

GM14021 的其他特点包括低输出噪声。在 10Hz 至 100kHz 的带宽内，输出噪声降低至 10 μV_{RMS} ，因而特别适合给高性能模拟和混合信号电路供电。GM14021 能够支持小电容工作，

医疗和保健 典型应用

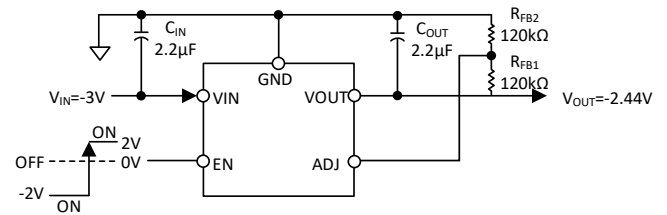


图 1 典型应用

并且在小输出电容值的情况下与其他线性稳压电源一样稳定工作。支持小型陶瓷电容器，无需额外增加 ESR。内部保护电路包括电流限制和热限制。该设备的固定输出电压为工厂设定，包含 -5V, -3.3V, -2.5V, -1.8V 等，可调参考电压为 -1.22V。GM14021 调节器采用 6 引脚 DFN、8 引脚 DFN、3 引脚 SOT-223 和 5 引脚 SOT-23 封装，以实现薄型、小尺寸应用。

目录

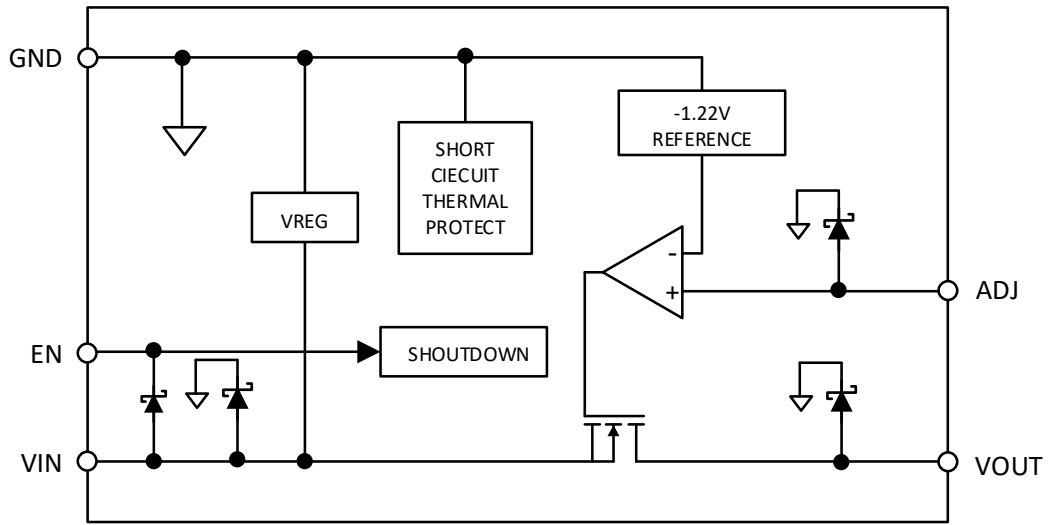
产品特性	1	工作原理	12
应用	1	可调工作模式	12
典型应用	1	应用信息	13
概述	1	电容选择	13
目录	2	输出电容	13
版本历史	2	输入旁路电容	13
功能框图	3	输入和输出电容特性	13
引脚配置	4	使能引脚工作原理	13
绝对最大额定值	6	软启动	13
热阻	6	可调型号的降噪特性	13
电气特性	7	限流和热过载保护	14
推荐规格：输入和输出电容	8	封装描述	15
典型性能参数	9	订购指南	19

版本历史

3/25—Rev.0: 更新功能框图

3/26—Rev.A: 新增型号 GM14021ACPZ-1-R7、DFN-6 和 SOT-223 封装描述

功能框图



引脚配置

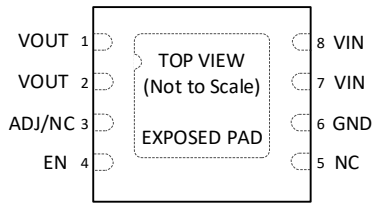


图 2. 3mm x 3mm DFN8 引脚配置(顶视图)

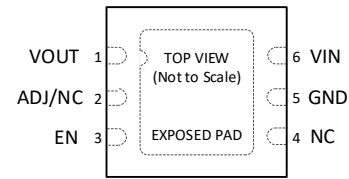


图 3. 2mm x 2mm DFN6 引脚配置(顶视图)

表 1. 引脚功能说明

GM14021ACPZ-R7		GM14021ACPZ-1-R7		描述
引脚名	引脚号	引脚名	引脚号	
VOUT	1, 2	VOUT	1	调节输出电压，使用 2.2 μF 或更大的电容旁路 VOUT 至 GND。
ADJ/NC	3	ADJ/NC	2	
EN	4	EN	3	可调输出，外部电阻分压器设置输出电压；固定输出，浮空该引脚。将 EN 驱动至地电平 2 V 以上或以下，可启用稳压器；或者将 EN 驱动至低电平，可关闭稳压器。若要实现自动启动，请将 EN 接 VIN。
NC	5	NC	4	
GND	6	GND	5	不连接，请勿连接该引脚。
VIN	7, 8	VIN	6	
EPAD	9	EPAD	7	地。
				稳压器输入电源。使用 2.2 μF 或更大的电容旁路 VIN 至 GND。
				裸露焊盘。封装底部的裸露焊盘可增强散热性能，它与封装内部的 VIN 形成电气连接。为使器件正常工作，裸露焊盘必须连接到电路板上的 VIN 层。由于它是一个负电压稳压器，VIN 是电路中负值最大的电位。

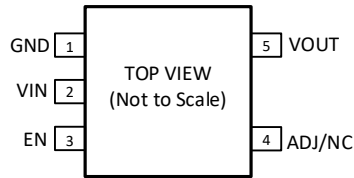


图 4. SOT-23 引脚配置(顶视图)

表 2. 引脚功能说明

引脚名	引脚号	描述
GND	1	地。
VIN	2	稳压器输入电源。使用 2.2 μF 或更大的电容旁路 VIN 至 GND。
EN	3	将 EN 驱动至地电平 2 V 以上或以下，可启用稳压器；或者将 EN 驱动至低电平，可关闭稳压器。若要实现自动启动，请将 EN 接 VIN。
ADJ/NC	4	可调输出，外部电阻分压器设置输出电压；固定输出，浮空该引脚。
VOUT	5	调节输出电压，使用 2.2 μF 或更大的电容旁路 VOUT 至 GND。

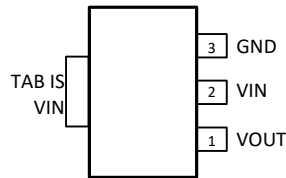


图 5. SOT-223 引脚配置(顶视图)

表 3. 引脚功能说明

引脚名	引脚号	描述
VOUT	1	调节输出电压，使用 2.2 μF 或更大的电容旁路 VOUT 至 GND。
VIN	2	稳压器输入电源。使用 2.2 μF 或更大的电容旁路 VIN 至 GND。
GND	3	地。

绝对最大额定值

表 4:

参数	额定值
VIN 至 GND	+0.3 V to -50 V
VOUT 至 GND	0.3 V to VIN
EN 至 GND	5 V to VIN
EN 至 VIN	+50 V to -0.3 V
ADJ 至 GND	+0.3 V to -6V
存储温度范围	-65°C to +150°C
工作结温范围	-40°C to +125°C
M Grade	-55°C to +125°C
Soldering Conditions	JEDEC J-STD-020

注意，超出上述最大额定值可能会导致产品永久性损坏。产品正常工作范围不应超出技术规范章节中所示的规格。长期在超出最大额定值条件下工作会影响产品的可靠性。

热阻

θ_{JA} 针对最差条件，即器件焊接在电路板上以实现表贴封装。

表 5:

封装类型	θ_{JA}	θ_{JC}	Ψ_{JB}	Unit
8 引脚 DFN	50	32	18	°C/W
6 引脚 DFN	69	42	44	°C/W
5 引脚 SOT-23	170	不适用	43	°C/W
3 引脚 SOT-223	50	不适用	不适用	°C/W

电气特性

除非另有说明, $V_{IN} = (V_{OUT} - 0.5V)$ 或 $-2.5V$ (取较大者), $EN = V_{IN}$, $I_{OUT} = -10mA$, $C_{IN} = C_{OUT} = 2.2\mu F$, $T_J = -55^\circ C$ 至 $+125^\circ C$ (对于最小值/最大值规格), $T_A = 25^\circ C$ (对于典型规格)。

表 6:

参数	符号	测试条件/备注	最小值	典型值	最大值	单位
输入电压范围	V_{IN}		-2.5		-40	V
工作电源电流	I_{GND}	$I_{OUT} = 0 \mu A$ $I_{OUT} = -10 mA$ $I_{OUT} = -500 mA$		-33 -170 -1.4	-53 -220	μA μA mA
关断电流	I_{GND-SD}	$EN = GND$ $EN = GND, V_{IN} = -2.5 V$ to $-45 V$		-3	-8	μA μA
输出电压精度	V_{OUT}	$I_{OUT} = -10 mA, T_A = 25^\circ C$	-1		+1	%
固定输出电压精度		$-1 mA < I_{OUT} < -500 mA, V_{IN} = (V_{OUT} - 0.5 V)$ to $-45 V$	-2		+2	%
可调输出电压精度	V_{ADJ}	$I_{OUT} = -10 mA$	-1.208	-1.22	-1.232	V
		$-1 mA < I_{OUT} < -500 mA, V_{IN} = (V_{OUT} - 0.5 V)$ to $-45 V$	-1.196		-1.244	V
线性调整率	$\Delta V_{OUT}/\Delta V_{IN}$	$V_{IN} = (V_{OUT} - 0.5 V)$ to $-45 V$	-0.01		+0.01	%/V
负载调整率 ¹	$\Delta V_{OUT}/\Delta I_{OUT}$	$I_{OUT} = -1 mA$ to $-500 mA$		0.001	0.006	%/mA
ADJ 输入偏置电流	ADJ_I-BIAS	$-1 mA < I_{OUT} < -500 mA, V_{IN} = (V_{OUT} - 0.5 V)$ to $-45 V$		10		nA
压差 ²	V_{DO}	$I_{OUT} = -10 mA$		-7	-20	mV
		$I_{OUT} = -50 mA$		-22	-50	mV
		$I_{OUT} = -200 mA$		-88	-170	mV
		$I_{OUT} = -500 mA$		-220	-410	mV
启动时间 ³	$t_{START-UP}$	$V_{OUT} = -1.2 V$		250		μs
		$V_{OUT} = -5 V$		800		μs
限流阈值 ⁴	I_{LIMIT}		-600	-760		mA
热关断						
热关断阈值	TS_{SD}	T_J rising		165		$^\circ C$
热关断迟滞	TS_{SD-HYS}			15		$^\circ C$
EN 阈值						
正上升	$V_{EN-POS-RISE}$	$V_{OUT} =$ 关断至导通 (正)			1.2	V
负上升	$V_{EN-NEG-RISE}$	$V_{OUT} =$ 关断至导通 (负)	-2.0			V
正下降	$V_{EN-POS-FALL}$	$V_{OUT} =$ 导通至关断 (正)	0.3			V
负下降	$V_{EN-NEG-FALL}$	$V_{OUT} =$ 导通至关断 (负)			-0.55	V
输入电压闭锁						
启动阈值	V_{START}		-2.10	-1.85		V
关断阈值	$V_{SHUTDOWN}$			-1.66	-1.50	V
输出噪声	OUT_{NOISE}	10 Hz to 100 kHz, $V_{OUT} = -1.5 V, V_{OUT} = -3 V,$ and $V_{OUT} = -5 V$		10		μV_{rms}
		10 Hz to 100 kHz, $V_{OUT} = -5 V$, 可调模式, $C_{NR} =$ 开路, $R_{NR} =$ 开路, $R_{FB1} = 147 k\Omega, R_{FB2} = 13 k\Omega$		50		μV_{rms}
		10 Hz to 100 kHz, $V_{OUT} = -5 V$, 可调模式, $C_{NR} = 100 nF, R_{NR} = 13 k\Omega, R_{FB1} = 147 k\Omega, R_{FB2} = 13 k\Omega$		13		μV_{rms}
电源抑制比	PSRR	100 kHz, $V_{IN} = -6 V, V_{OUT} = -5 V$		57		dB
		10 kHz, $V_{IN} = -6 V, V_{OUT} = -5 V$		72		dB

¹ 基于使用 -1 mA 和 -500 mA 负载的端点计算， 1 mA 以下负载的典型负载调整性能。

² 压差定义为将输入电压设置为标称输出电压时的输入至输出电压差，仅适用于低于 -3 V 的输出电压。

³ 启动时间定义为 EN 的上升沿到 VOUT 达到其标称值 90% 的时间。

⁴ 限流阈值定义为输出电压降至额定典型值 90% 时的电流。例如， -5 V 输出电压的电流限值定义为引起输出电压降至 -5 V 的 90% 或 -4.5 V 的电流。

推荐规格：输入和输出电容

表 7:

参数	符号	测试条件/注释	最小值	典型值	最大值	单位
输入和输出电容						
最小电容 ¹	C_{MIN}	$T_{\text{A}} = -55^{\circ}\text{C to } +125^{\circ}\text{C}$	1.5	2.2		μF
电容等效串联电阻(ESR)	R_{ESR}	$T_{\text{A}} = -55^{\circ}\text{C to } +125^{\circ}\text{C}$	0.001		0.2	Ω

¹ 在所有工作条件下，输入和输出电容必须大于 $1.5\ \mu\text{F}$ 。选择器件时必须考虑应用的所有工作条件，确保达到最小电容要求。配合任何 LDO 使用时，建议使用 X7R 型和 X5R 型电容，不建议使用 Y5V 和 Z5U 电容。

典型性能参数

除非另有说明, $V_{IN} = -6V$, $V_{OUT} = -5V$, $I_{OUT} = -10mA$, $C_{IN} = C_{OUT} = 2.2\mu F$, $T_A = 25^\circ C$ 。

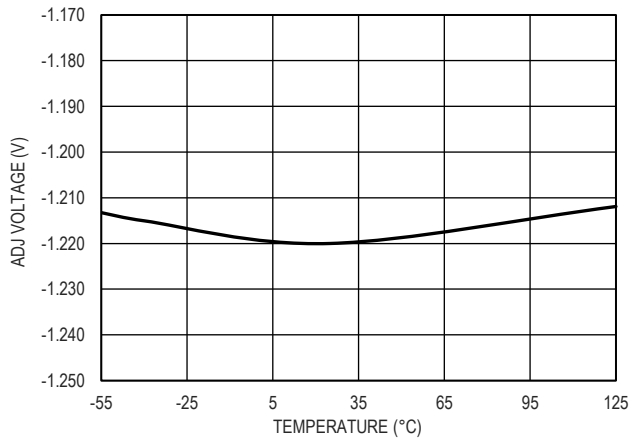


图 6. ADJ 引脚电压与结温 (T_j) 的关系

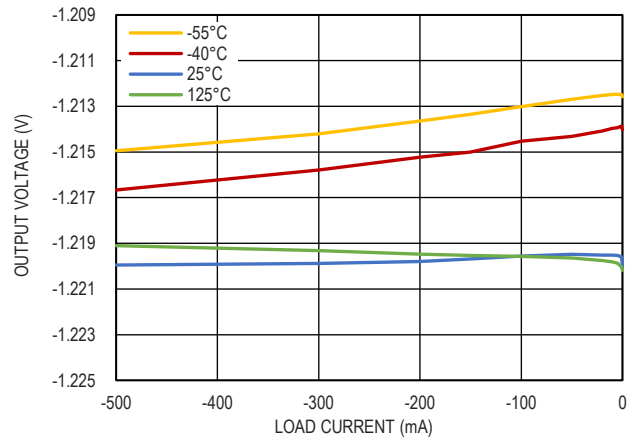


图 7. ADJ 引脚电压与负载电流的关系

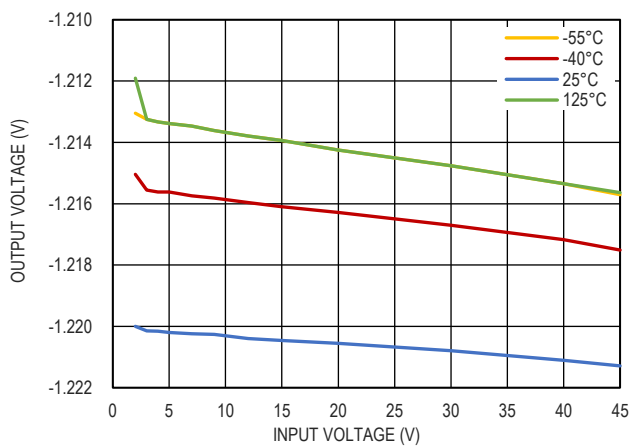


图 8. ADJ 引脚电压与输入电压的关系

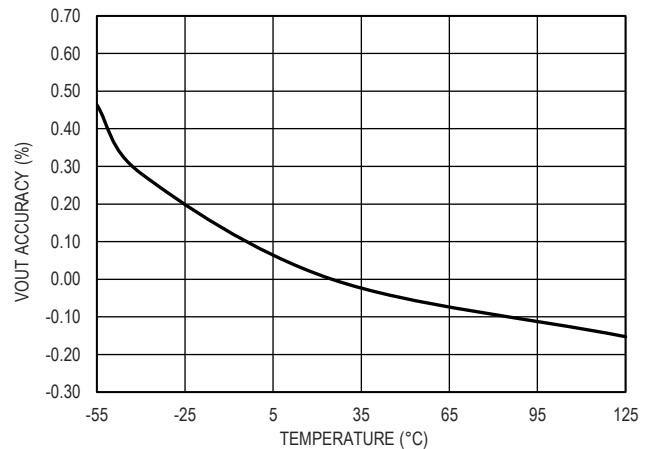


图 9. 固定输出电压 V_{OUT} 与结温 (T_j) 的关系

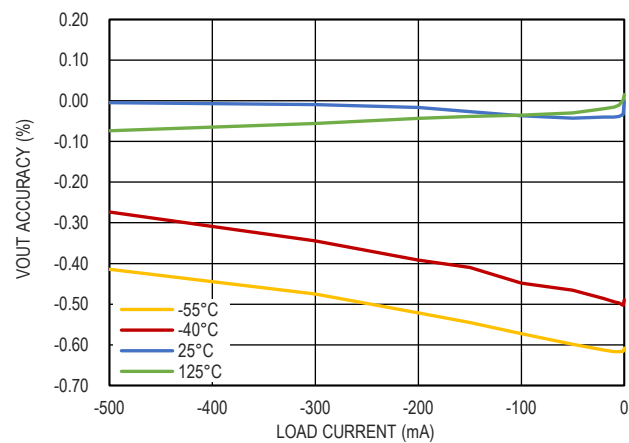


图 10. 固定输出电压 V_{OUT} 与负载电流的关系

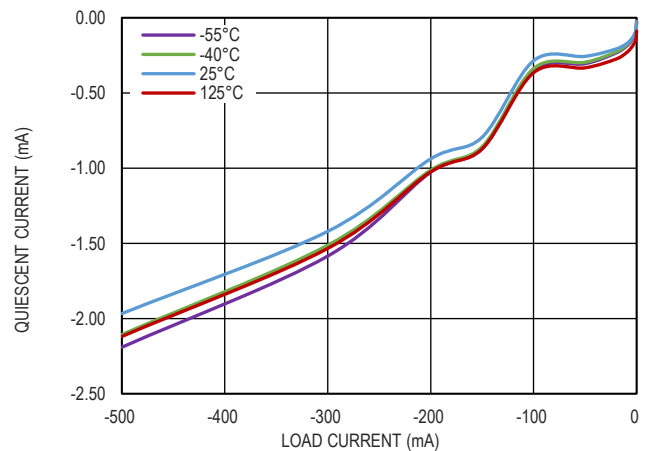


图 11. 静态电流与负载电流的关系

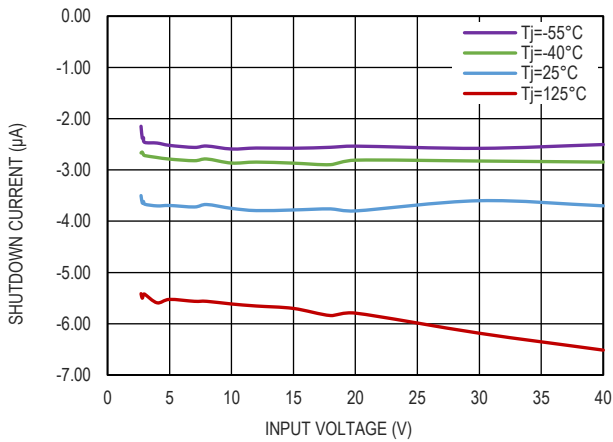


图 12. 静态电流与输入电压的关系

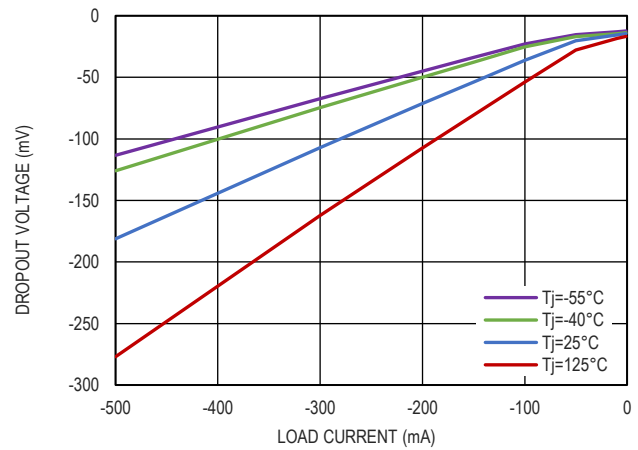


图 13. 压差电压和负载电流的关系

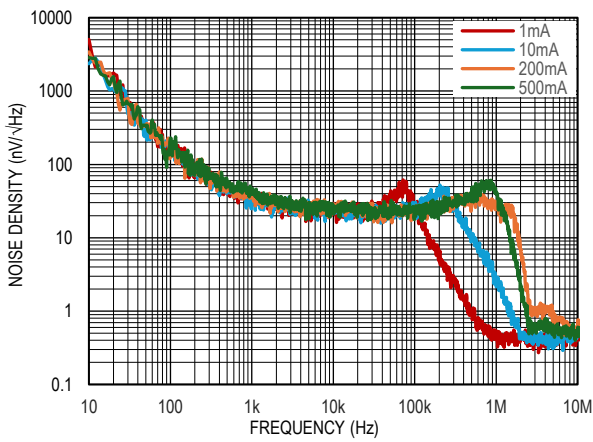


图 14. 噪声谱密度

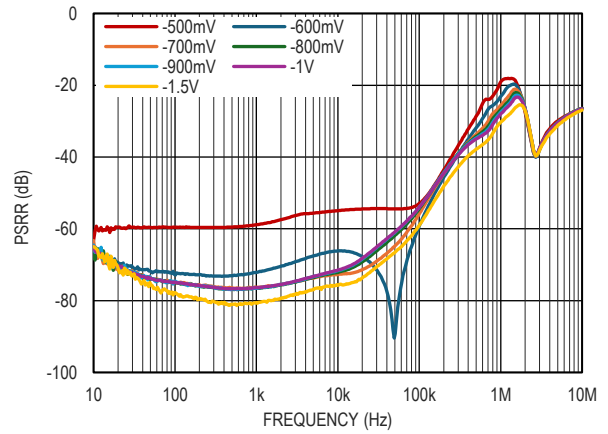


图 15. PSRR 和压差的关系, I_o = 200mA

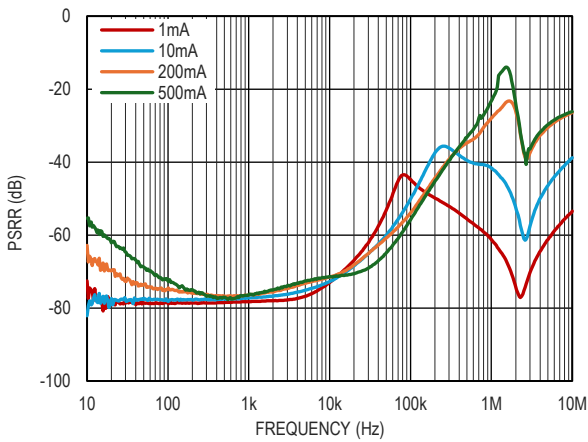


图 16. PSRR 和负载电流的关系

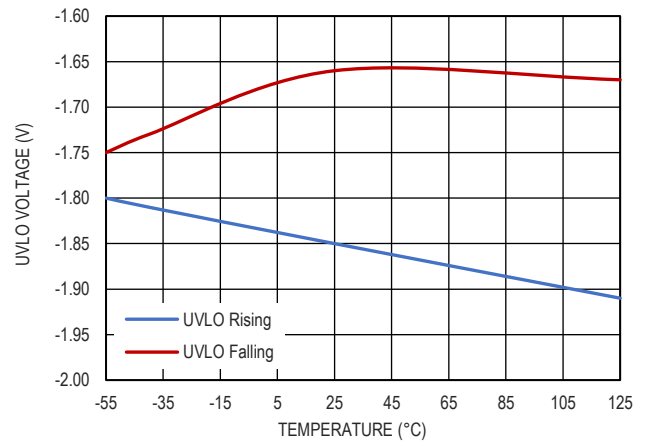


图 17. UVLO 阈值和结温的关系

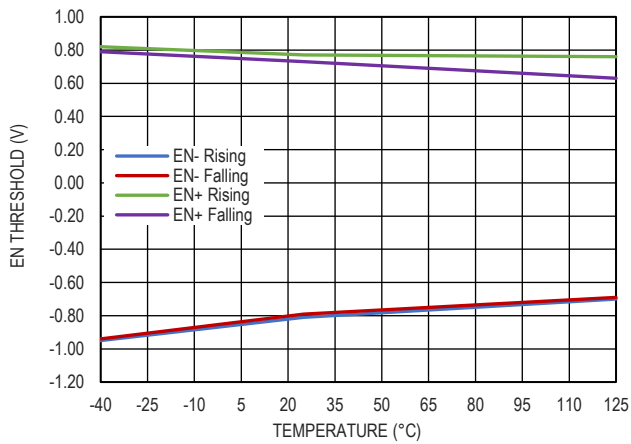


图 18. EN 阈值和结温的关系

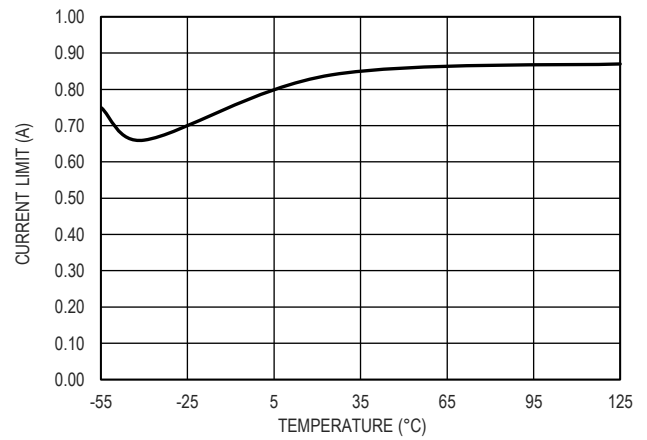


图 19. 限流值和结温的关系

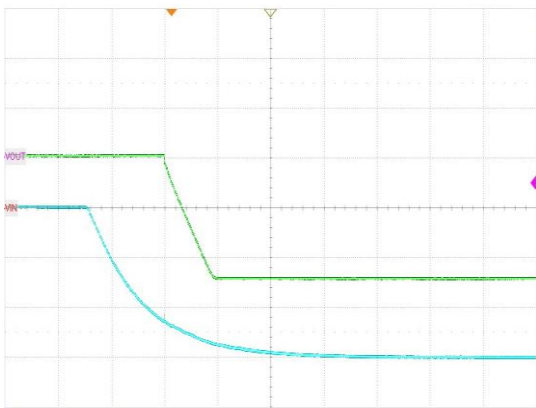


图 20. 软启动, $V_{IN} = -6V$, $V_{OUT} = -5V$, $I_O = -500mA$



图 21. 负载瞬态响应, $V_{OUT} = -5V$, $I_O = -10mA$ 至 $-500mA$

工作原理

GM14021 是一款低静态电流 LDO 线性稳压器，采用 -2.5 V 至 -45 V 电源供电，最大输出电流为 -500 mA 。满负载时静态电流典型值低至 -2 mA ，因 GM14021 非常适合电池供电的便携式设备使用。室温时，最大关断功耗为 $-3\text{ }\mu\text{A}$ 。GM14021 基于 $2.2\text{ }\mu\text{F}$ 输出陶瓷电容优化，可实现出色的瞬态性能。

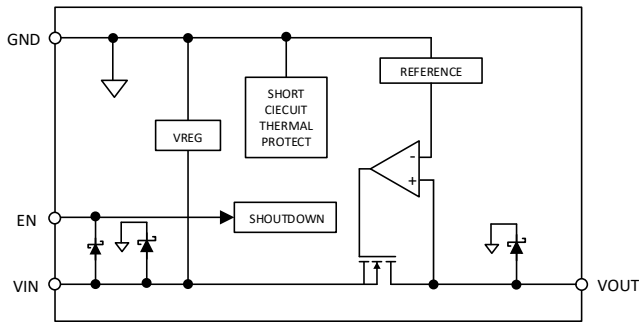


图 22. 固定输出电压内部框图

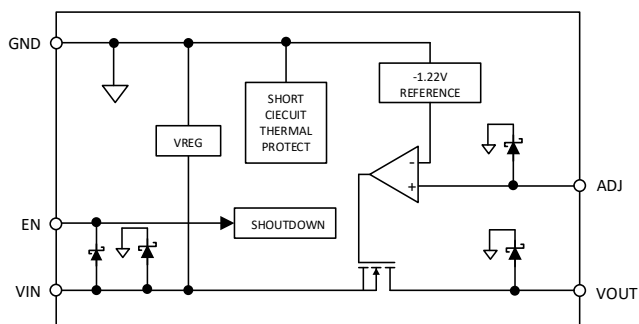


图 23. 可选输出电压型号内部框图

GM14021 内置一个基准电压源、一个误差放大器、一个反馈分压器和一个 NMOS 调整管。输出电流经由 NMOS 调整管提供，其受误差放大器控制。误差放大器比较基准电压

与输出端的反馈电压，并放大该差值。如果反馈电压高于基准电压，NMOS 器件的栅极将被拉向 GND，以便通过更多电流，提高输出电压。如果反馈电压低于基准电压，NMOS 器件的栅极将被拉向 $-V_{IN}$ ，以便通过较少电流，降低输出电压。

ESD 保护器件在框图中显示为齐纳二极管(见图 1 和图 2)。

可调工作模式

GM14021 提供固定输出电压选项以及可调模式型号，可通过外部分压器，将输出电压调节至 -1.22 V 至 -45 V 。根据下式可设置输出电压：

$$-V_{OUT} = -1.22\text{ V} (1 + R_{FB1}/R_{FB2})$$

其中 R_{FB1} 和 R_{FB2} 是输出分压器中的电阻，如图 3 所示。

R_{FB2} 必须低于 $120\text{ k}\Omega$ ，以便将 ADJ 引脚泄露电流引起的输出电压误差降至最低。ADJ 引脚泄露电流造成的误差电压等于 R_{FB1} 和 R_{FB2} 的并联组合乘以 ADJ 引脚泄露电流。

例如，若 $R_{FB1} = R_{FB2} = 120\text{ k}\Omega$ ，输出电压等于 -2.44 V ，ADJ 引脚典型泄露电流(10 nA)引起的误差等于 $60\text{ k}\Omega$ 乘以 10 nA ，即 6 mV 。本例中的输出电压误差为 0.245% 。

添加一个小数值电容(100 pF 左右)使其与 R_{FB1} 并联连接，可增加 GM14021 的稳定性。大数值电容也可降低噪声并改进 PSRR(参见 GM14021 可调型号的降噪特性部分)。

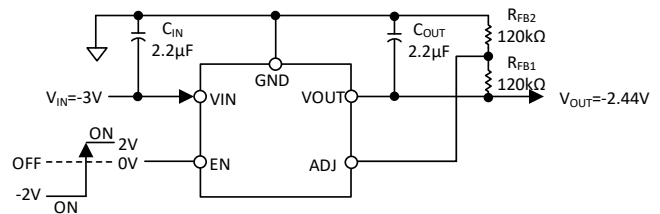


图 24. 设置可调输出电压

应用信息

电容选择

输出电容

GM14021 设计采用节省空间的小型陶瓷电容工作，但只要考虑 ESR 值，便可以采用大多数常用电容。输出电容的 ESR 会影响 LDO 控制回路的稳定性。为了确保 GM14021 稳定工作，推荐使用至少 2.2 μF 、ESR 为 0.2 Ω 或更小的电容。输出电容还会影响负载电流变化的瞬态响应。采用较大的输出电容值可以改善 GM14021 对大负载电流变化的瞬态响应。

输入旁路电容

在 VIN 至 GND 之间连接一个 2.2 μF 电容可以降低电路对 PCB 布局布线的敏感性，特别是遇到长输入走线或高信号源阻抗时。如果要求输出电容大于 2.2 μF ，可选用更高的输入电容。

输入和输出电容特性

只要符合最小电容和最大 ESR 要求，GM14021 可以采用任何质量优良的电容。陶瓷电容可采用各种各样的电介质制造，温度和所施加的电压不同，其特性也不相同。电容必须具有足以在必要的温度范围和直流偏置条件下确保最小电容的电介质。推荐使用额定电压为 25 V 或 50 V 的 X5R 或 X7R 电介质。Y5V 和 Z5U 电介质的温度和直流偏置特性不佳，建议不要使用。

电容的电压稳定性受电容尺寸和电压额定值影响极大。一般来说，封装较大或电压额定值较高的电容具有更好的稳定性。X5R 电介质的温度变化率在 -40°C 至 $+85^{\circ}\text{C}$ 温度范围内为 $\pm 15\%$ ，与封装或电压额定值没有函数关系。

考虑电容随温度、元件容差和电压的变化，可以利用公式 1 确定最差情况下的电容。

$$C_{\text{EFF}} = C_{\text{BIAS}} \times (1 - \text{TEMPCO}) \times (1 - \text{TOL}) \quad (1)$$

其中：

C_{BIAS} 为工作电压下的有效电容。

TEMPCO 为最差的电容温度系数。

TOL 为最差的元件容差。

为了保证 GM14021 的性能，必须针对每一种应用来评估直流偏置、温度和容差对电容性能的影响。

使能引脚工作原理

在正常操作条件下，GM14021 利用 EN 引脚使能和禁能 VOUT 引脚。当 EN 相对 GND 为 $\pm 2\text{V}$ 时，VOUT 开启；当 EN 为 0 V 时，VOUT 关闭。若要实现自动启动，可将 EN 接至 VIN。当设备禁用时，一个 $\sim 220\text{ k}\Omega$ 电阻连接到 VOUT 引脚，将 VOUT 引脚拉到 GND。

GM14021 具有双极性使能引脚(EN)，当 $|V_{\text{EN}}| \geq 2\text{V}$ 时可开启 LDO。使能电压相对地而言可以是正的，也可以是负的。

软启动

GM14021 利用内置软启动功能，在输出使能时限制浪涌电流。启动时间和固定输出电压有关。当输出电压为 -1.2V 时，从通过 EN 有效阈值到输出达到其最终值 90% 的启动时间约为 250 μs 。当输出电压为 -5V 时，启动时间约为 800 μs 。

可调型号的降噪特性

固定输出 GM14021 的超低输出噪声特性是通过如下方法实现的：LDO 误差放大器保持单位增益，并设置基准电压等于输出电压。这种架构不适用于可调输出电压 LDO。可调输出 GM14021 采用更为传统的架构，基准电压为固定值，误差放大器增益为输出电压的函数。传统 LDO 架构的缺点是输出电压噪声与输出电压成比例。

可以对可调 LDO 电路稍加修改，以将输出电压噪声降低到与固定输出 GM14021 接近的水平。图 25 所示的电路在输出电压设置电阻分压器上增加了 2 个元件： C_{NR} 和 R_{NR} ，它们与 R_{FB1} 并联，用以降低误差放大器的交流增益。选择的 R_{NR} 近似等于 R_{FB2} ，从而把误差放大器的交流增益限制在大约 6 dB。实际增益为 R_{NR} 和 R_{FB1} 的并联组合除以 R_{FB2} ，此电阻可以确保误差放大器始终以大于 1 的增益工作。

选择的 C_{NR} 应使得在频率为 10 Hz 至 100 Hz 时， C_{NR} 的电抗等于 $R_{\text{FB1}} - R_{\text{NR}}$ 。此电容设置的频率将使得误差放大器的交流增益比直流增益低 3 dB。

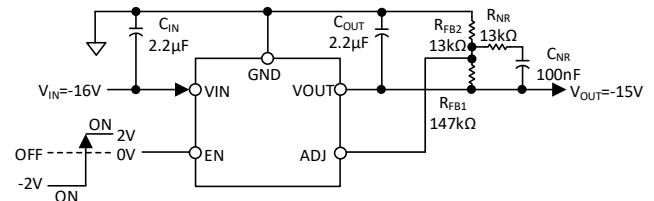


图 25. 更改可调输出 LDO 以降低噪声

假设固定输出 LDO 的噪声约为 10 μV ，可调 LDO 的噪声由下式求得：

$$\text{Noise} = 10 \mu\text{V} \times (R_{\text{PAR}} + R_{\text{FB2}}) \div R_{\text{FB2}}$$

其中 R_{PAR} 是 R_{FB1} 和 R_{NR} 的并行组合。

基于图 25 所示的元件值，GM14021 具有下列特性：

直流增益：12.3 (21.8 dB)

3 dB 滚降频率：10.8 Hz

高频交流增益：1.92 (5.67 dB)

降噪系数：6.41 (16.13 dB)

无降噪功能的可调 LDO 在 -500 mA 下的测量 RMS 噪声：

122 $\mu\text{V rms}$

有降噪电路的可调 LDO 在 -500 mA 下的测量 RMS 噪声：

19.2 $\mu\text{V rms}$

有降噪功能的可调 LDO 经计算后的 RMS 噪声(假设固定电压选项为 10 $\mu\text{V rms}$): 19.2 $\mu\text{V rms}$

该 LDO 的噪声约等于固定输出 LDO 的噪声(典型值为 10 $\mu\text{V rms}$) 乘以高频交流增益。下列公式的计算采用了图 11 中所示的数值:

$$10\mu\text{V} \times \left(1 + \left(\frac{1}{\frac{1}{13\text{k}\Omega} + \frac{1}{147\text{k}\Omega}} \right) / 13\text{k}\Omega \right)$$

限流和热过载保护

GM14021 内置限流和热过载保护电路, 可防止功耗过大导致受损。当输出负载达到 -760 mA(典型值)时, 限流电路就会起作用。当输出负载超过 -760 mA 时, 输出电压会被降低, 以保持恒定的电流限制。

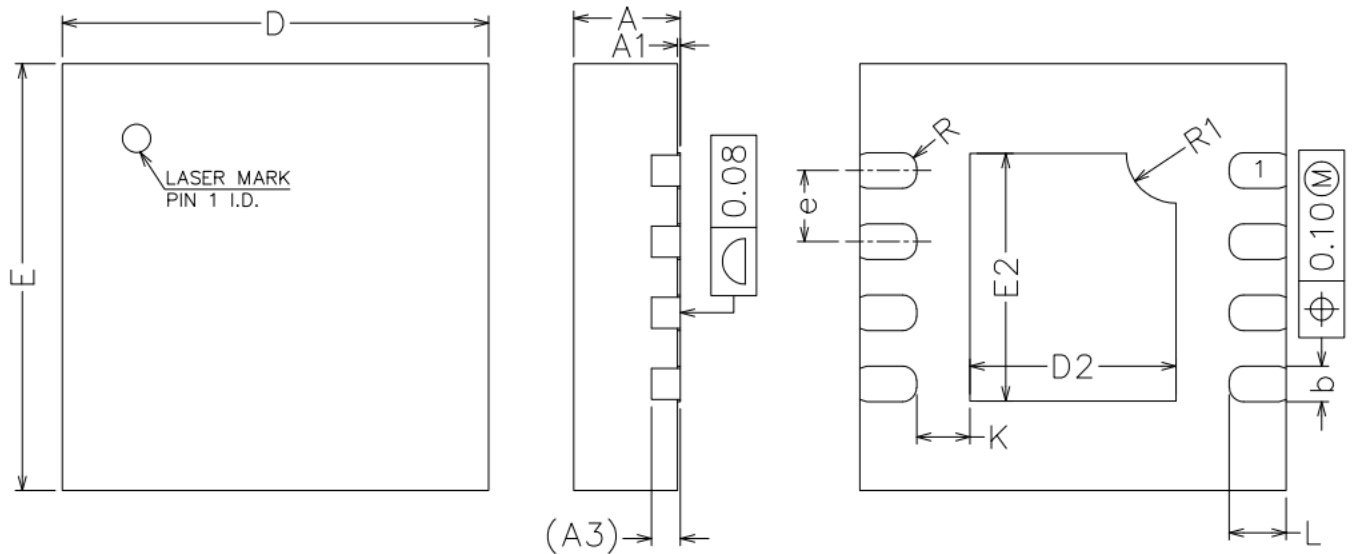
热过载保护电路将结温限制在 165°C(典型值)以下。在极端条件下(即高环境温度和高功耗), 当结温开始升至 165°C 以上时, 输出就会关闭, 从而将输出电流降至 0 mA。当结温

降至 150°C 以下时, 输出又会开启, 输出电流恢复为标称值。

考虑 VOUT 至地发生负载短路的情况。首先 GM14021 的限流功能起作用, 因此, 仅有 -760 mA 电流传导至短路电路。如果结的自发热量足够大, 使其温度升至 165°C 以上, 热关断功能就会激活, 输出关闭, 输出电流降至 0 mA。当结温冷却下来, 降至 150°C 以下时, 输出开启, 将 -760 mA 电流传导至短路路径中, 再次导致结温升至 165°C 以上。结温在 150°C 至 165°C 范围内的热振荡导致电流在 -760 mA 和 0 mA 之间振荡; 只要输出端存在短路, 振荡就会持续下去。

限流和热过载保护旨在保护器件免受偶然过载条件影响, 为实现可靠工作, 必须在外部限制器件功耗, 使得结温不会超过 125°C。

封装描述



TOP VIEW

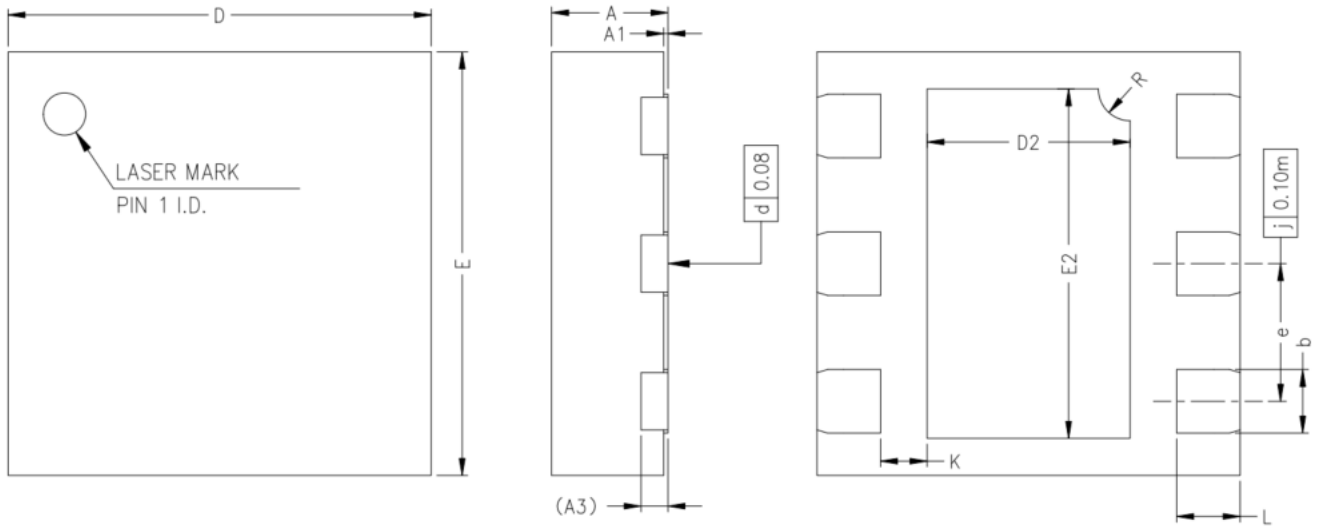
SIDE VIEW

BOTTOM VIEW

(UNITS OF MEASURE=MILLIMETER)

SYMBOL	MIN	NOM	MAX
A	0.70	0.75	0.80
A1	0.00	0.02	0.05
A3	0.203REF		
b	0.20	0.25	0.30
D	2.90	3.00	3.10
E	2.90	3.00	3.10
D2	1.35	1.45	1.55
E2	1.64	1.74	1.84
e	0.40	0.50	0.60
K	0.275	0.375	0.475
L	0.30	0.40	0.50
R	0.10REF		
R1	0.35REF		

图 26. DFN8 封装 (3mmx3mm)



TOP VIEW

SIDE VIEW

BOTTOM VIEW



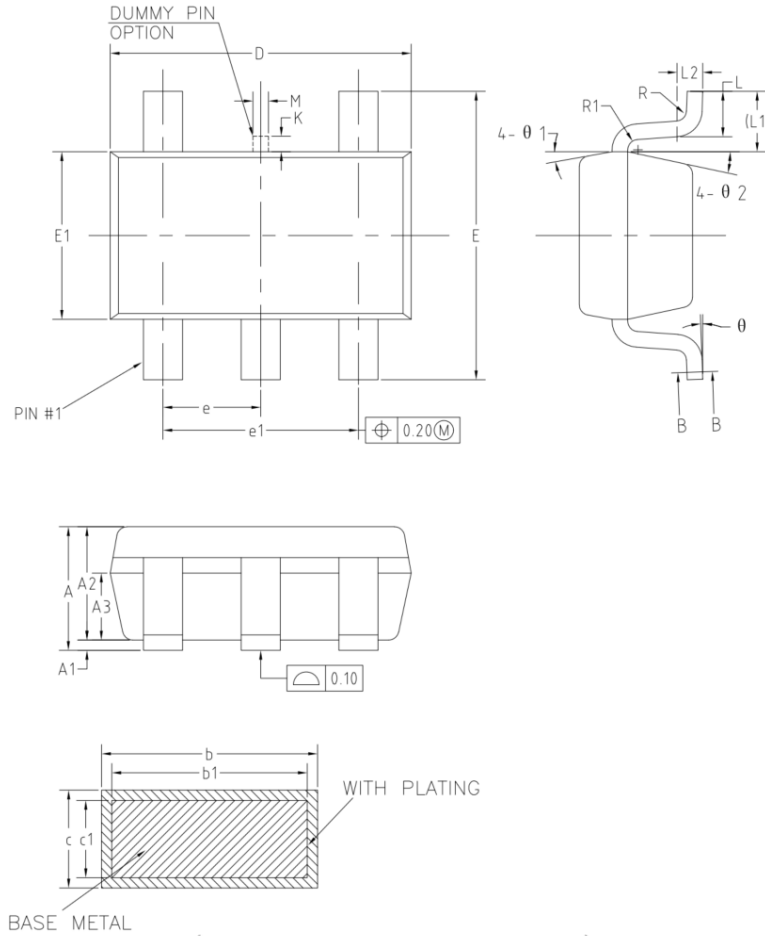
SIDE VIEW

NOTES:

COMMON DIMENSIONS
(UNITS OF MEASURE=MILLIMETER)

SYMBOL	MIN	NOM	MAX
A	0.50	0.55	0.60
A1	0.00	0.02	0.05
A3	0.127REF		
b	0.20	0.30	0.40
D	1.90	2.00	2.10
E	1.90	2.00	2.10
D2	0.86	0.96	1.06
E2	1.55	1.65	1.75
e	0.55	0.65	0.75
K	0.15	-	-
L	0.25	0.30	0.40
R	0.15REF		

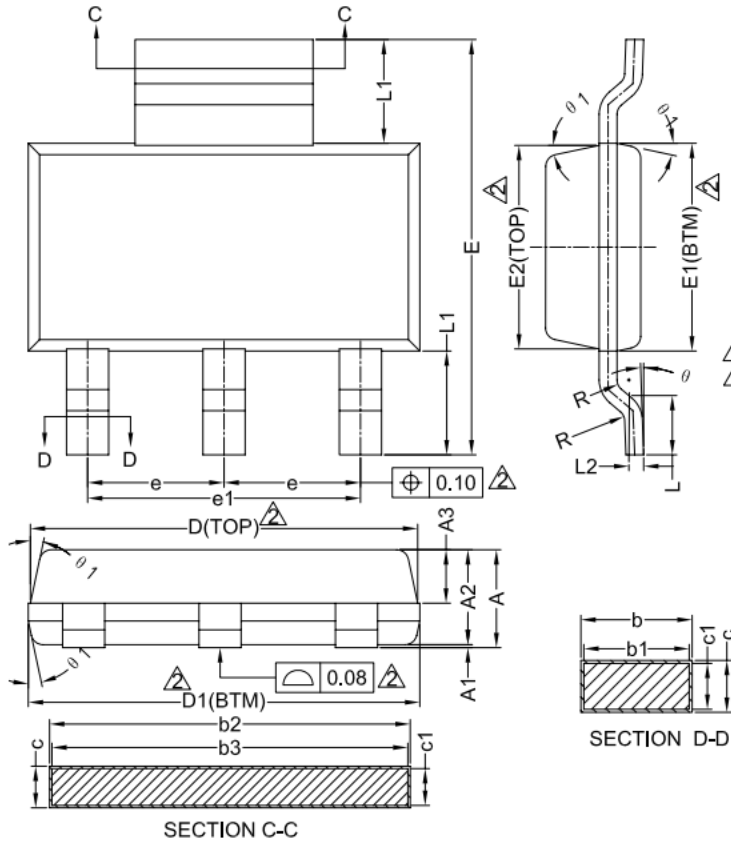
图 27. DFN6 封装 (2mmx2mm)



(UNITS OF MEASURE=MILLIMETER)

SYMBOL	MIN	NOM	MAX
A	—	—	1.25
A1	0	—	0.15
A2	1.00	1.10	1.20
A3	0.60	0.65	0.70
b	0.34	—	0.45
b1	0.34	0.38	0.41
c	0.12	—	0.20
c1	0.12	0.15	0.16
D	2.826	2.926	3.026
E	2.60	2.80	3.00
E1	1.526	1.626	1.700
e	0.90	0.95	1.00
e1	1.80	1.90	2.00
K	0	—	0.20
L	0.30	0.40	0.60
L1	0.59REF		
L2	0.25BSC		
M	0.10	0.15	0.20
R	0.05	—	0.20
R1	0.05	—	0.20
θ	0°	—	8°
$\theta 1$	8°	10°	12°
$\theta 2$	10°	12°	14°

图 28. SOT-23 封装



COMMON DIMENSIONS
(UNITS OF MEASURE=MILLIMETER)

SYMBOL	MIN	NOM	MAX
A	-	-	1.80
A1	0.02	-	0.10
A2	1.50	1.60	1.70
A3	0.80	0.90	1.00
b	0.67	-	0.80
b1	0.66	0.71	0.76
b2	2.96	-	3.09
b3	2.95	3.00	3.05
c	0.30	-	0.35
c1	0.29	0.30	0.31
D	6.48	6.53	6.58
D1	6.55	6.60	6.65
E	6.80	-	7.20
E1	3.40	3.50	3.60
E2	3.33	3.43	3.53
e	2.30BSC		
e1	4.60BSC		
L	0.80	1.00	1.20
L1	1.75REF		
L2	0.25BSC		
R	0,10	-	-
R1	0,10	-	-
θ	0°	-	8°
θ 1	10°	12°	14°

NOTES:
ALL DIMENSIONS REFER TO JEDEC STANDARD TO261-AA
DO NOT INCLUDE MOLD FLASH OR PROTRUSIONS.
MOLD FLASH OR PROTRUSIONS SHALL NOT EXCEED 0.15mm PER END.

图 29. SOT-223 封装

订购指南

型号 ¹	温度范围	封装描述	封装选项
GM14021ACPZ-R7	-40°C 至 +125°C	DFN-8	CP-8-1
GM14021ACPZ-5.0-R7	-40°C 至 +125°C	DFN-8, 固定输出 5V	CP-8-1
GM14021ACPZ-1-R7	-40°C 至 +125°C	DFN-6	CP-6-1
GM14021AUJZ-R7	-40°C 至 +125°C	SOT-23	UJ-5-1
GM14021AKCZ-R7	-40°C 至 +125°C	SOT-223	KC-3

¹ Z = 符合 RoHS 标准的部件。